Exploitation en espace noyau sous Linux 2.6

Stéphane DUVERGER

EADS Suresnes, FRANCE

SSTIC 31 Mai 2007





Tour d'horizon du noyau

- 1 Le processus vu du noyau
 - manipulation d'une tâche
 - manipulation de l'espace d'adressage
- 2 Contextes et kernel control path
 - kernel control path
 - process context
 - interrupt context
- 3 Utilisation des appels système





Exploitation de drivers Wifi

- 4 Infection de l'espace d'adressage
 - infection de la GDT
 - infection de modules
 - infection de processus utilisateurs
- 5 Exploitation des drivers Broadcom
 - présentation de la vulnérabilité
 - méthodes d'exploitation





Première partie I

Tour d'horizon du noyau



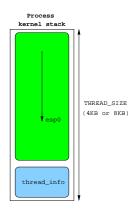


- 1 Le processus vu du noyau
 - manipulation d'une tâche
 - manipulation de l'espace d'adressage
- 2 Contextes et kernel control path
 - kernel control path
 - process context
 - interrupt context
- 3 Utilisation des appels système





Thread Info



facile à récupérer (4Ko)

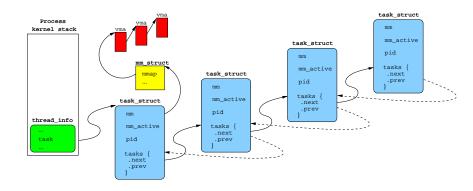
```
mov %esp, %eax
and $0xfffff000, %eax
```

};





Vue générale de ces structures de données





Task Struct

struct task_struct struct task_struct { ... struct list_head tasks; ... struct mm_struct *mm; ... pid_t pid; ... struct thread_struct thread; };

current

```
current_thread_info() :
  current_stack_pointer & ~(THREAD_SIZE-1)
get_current() :
  current_thread_info()->task;
#define current get_current()
```

- définit réellement la tâche
- liste chaînée des tâches
- espace d'adressage de la tâche
- thread_struct :
 - liée à l'architecture
 - debug registers
 - thread.esp0 : saved context





MM Struct

```
struct mm_struct
struct mm_struct {
    struct vm_area_struct * mmap;
    ...
    pgd_t * pgd;
    ...
};
```

- représente l'espace d'adressage du processus
- liste de morceaux de cet espace : *vma*
- adresse du répertoire de pages (page directory)





VM Area Struct

struct vm_area_struct

- une ou plusieurs pages contiguës de mémoire virtuelle
- ullet vm_start \leqslant range < vm_end
- vm_flags: VM_READ, VM_EXEC, VM_WRITE, VM_GROWSDOWN, ...
- vm_page_prot : répercution des vm_flags sur les pte (page table entries)





Correspondance physique

si adresse virtuelle > PAGE_OFFSET
 alors adresse physique = adresse virtuelle - PAGE_OFFSET

```
macros
#define __pa(x) ((unsigned long)(x)-PAGE_OFFSET)
#define __va(x) ((void *)((unsigned long)(x)+PAGE_OFFSET))
```

- en mode protégé, la mémoire vidéo est accessible :
 - physiquement en 0xb8000
 - virtuellement en 0xb8000 + PAGE_OFFSET = 0xc00b8000
- pour charger l'espace d'adressage d'un autre processus :
 - task->mm->pgd ⇔ adresse virtuelle du page directory
 - nous devons disposer de son adresse physique afin de recharger cr3





- 1 Le processus vu du noyau
 - manipulation d'une tâche
 - manipulation de l'espace d'adressage
- Contextes et kernel control path
 - kernel control path
 - process context
 - interrupt context
- 3 Utilisation des appels système





kernel control path

kernel control path

succession d'opérations effectuées en mode noyau

- survient suite à une interruption, une exception ou un appel système
- selon le kernel control path, le contexte noyau est différent :
 - process context
 - interrupt context
- selon le contexte : accès restreint aux services du noyau

Confusion

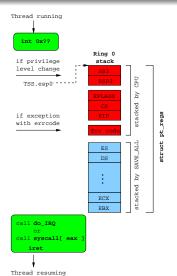
contexte noyau \neq contexte sauvé (ensemble des registres)





Kernel Control Path

sauvegarde du contexte à l'entrée d'un Kernel Control Path



- le cpu peut passer de ring 3 à ring 0
- auquel cas il charge ss0 et esp0 (pile noyau du processus)
- le noyau sauve tous les registres dans cette pile == saved context
- le traitement de l'appel système ou de l'interruption peut commencer





Process context

process context

Concerne la majorité des opérations noyau effectuées avec la pile noyau d'un processus

- le traitement d'un appel système s'effectue en process context
- le noyau n'est quasiment soumis à aucune contrainte
- en particulier, on peut : schedule(), sleep(), ...
- la vie du shellcode est plus belle en process context





Interrupt context

Traitement d'une interruption

- en interrupt context :
 - doit être rapide
 - contraintes fortes (locking, services noyau, ...)
 - schedule() == BUG: scheduling while atomic
 - découpé en 2 phases :
 - le Top-half :
 - lire un buffer, acquitter l'interruption et rendre la main
 - généralement ininterruptible
 - noyaux 2.6 et piles de 4Ko ⇒ une pile d'interruption par processeur
 - systématiqument en interrupt context (hardirq context)
 - le Bottom-half :
 - interruptible
 - exécution retardée, différents types
 - selon le type, on peut se trouver en process context
 - plus volumineux, plus succeptible de contenir des failles





Interrupt context

Les différents Bottom-halves

- SoftIRQs:
 - optimisés, nombre fixe restreint
 - utilisés en cas de contraintes de temps fortes
 - exécution programmée par le handler d'interruption
- TaskLets:
 - reposent sur des softIRQs dédiés
 - ordonnancement également explicite via tasklet_schedule()
- ⇒ ils s'exécutent en *interrupt context*!
 - WorkQueues:
 - WorkQueue par défaut traitée par events/cpu
 - succession d'appels de fonctions en process context
 - besoin d'enregister une struct execute_work



Interrupt context

Évasion de l'interrupt context


```
WorkQueue shell

sh-3.1# ps fax

PID TTY STAT TIME COMMAND

1 ? Ss 0:01 int [2]

2 ? Sn 16:16 [ksoftirqd/0]

3 ? S 16:16 [ustchdog/0]

4 ? S< 16:16 [vents/0]

2621 ? R< 16:26 \_ /bin/sh -i

2623 ? R< 16:27 \_ ps fax
```

- initialise et enregistre un futur appel de fonction
- shellcode doit retrouver ce service par recherche de motif :

```
call *%ecx
xor %eax, %eax
```

- on doit disposer d'une zone mémoire fiable pour stocker notre struct execute_work
- code exécuté doit rendre la main à events







- 1 Le processus vu du noyau
 - manipulation d'une tâche
 - manipulation de l'espace d'adressage
- 2 Contextes et kernel control path
 - kernel control path
 - process context
 - interrupt context
- 3 Utilisation des appels système

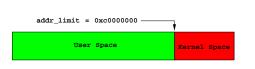




Appels système

Limite de l'espace d'adressage

- invoqués par une interruption (int 0x80) \Rightarrow indépendant de toute adresse
- le noyau vérifie que leurs paramètres se trouvent sous la limite d'adressage
- sinon il serait possible d'écraser/lire la mémoire noyau :



```
écraser la mémoire noyau
read( 0, &k_space, 1024 );

lire la mémoire noyau
write( 1, &k_space, 1024 );
```

cas général, pour une tâche ring 3 :

```
{\tt @ param < GET\_FS() = thread\_info.addr\_limit < 3Go}
```

appel système depuis ring 0 :



Deuxième partie II

Exploitation de drivers Wifi





- 4 Infection de l'espace d'adressage
 - infection de la GDT
 - infection de modules
 - infection de processus utilisateurs

- 5 Exploitation des drivers Broadcom
 - o présentation de la vulnérabilité
 - méthodes d'exploitation





Contraintes

- ce que l'on souhaite : injection/modification distante
- nous devons disposer de zones mémoires :
 - fiables et facilement retrouvables
 - non modifiées durant l'intervalle injection/exécution
 - tout particulièrement en interrupt context
- par chance :
 - taille espace noyau > taille espace utilisateur
 - accès à la mémoire physique
 - zones initialisées uniquement au boot



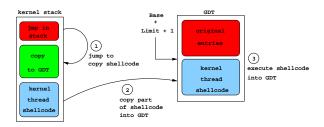
Contenu de la GDT d'un noyau 2.6.20

```
+ GDTR info :
base addr = 0xc1803000
nr entries = 32

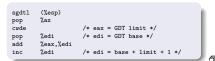
+ GDT entries from 0xc1803000 :
[Nr] Present Base addr Gran Limit
```

```
Type
                                                                   Mode
                                                                               System
                                                                                        Bits
00
    nο
                                           (----) ------ (-) ------
                                           (----) ------ (-) ------
    no
                                           (----) ------ (-) ------
    no
03
                                           (----) ------ (-) ------
    no
                                           (----) ------ (-) ------
04
    no
    no
                                           (----) ------ (-) ------
                                           (0011b) Data RWA
                                                                                        32
06
    yes
             0xb7e5d8e0
                          4KB
                                0xfffff
                                                                   (3) user
                                                                               no
                                           (----) ------ (-) ------
    no
80
                                           (----) ------ (-) ------
    no
                                           (----) ------ (-) ------
09
    no
10
    no
                                           (----) ------ (-) ------
                                           (----) ------ (-) ------
    no
12
                                           (1011b) Code RXA
    ves
             0x00000000
                          4KB
                                0xfffff
                                                                   kernel
                                0xfffff
    ves
             0x00000000
                          4KB
                                           (0011b) Data RWA
                                                                   kernel
                                                                                        32
14
    ves
             0x00000000
                          4KB
                                0xfffff
                                           (1011b) Code RXA
                                                                   (3) user
                                                                               no
15
             0x00000000
                          4KB
                                0xfffff
                                           (0011b) Data RWA
                                                                   (3) user
16
    ves
             0xc04700c0
                          1B
                                0x02073
                                           (1011b) TSS Busy 32
                                                                   kernel
                                                                               ves
17
                          1B
                                0x00fff
                                           (0010b) LDT
    yes
             0xe9e61000
                                                                   kernel
                                                                               yes
                          1B
                                           (1010b) Code RX
18
    ves
             0x00000000
                                0x0ffff
                                                                   kernel
                          1B
                                0x0ffff
                                           (1010b) Code RX
                                                                                        16
19
    ves
             0x00000000
                                                                   kernel
                                                                               no
20
    yes
             0x00000000
                          1B
                                0x0ffff
                                           (0010b) Data RW
                                                                   (0) kernel
                                                                               no
                                                                                        16
    yes
             0x00000000
                          1B
                                0x00000
                                           (0010b) Data RW
                                                                   (0) kernel
                                                                                        16
             0x00000000
                          1B
                                0x00000
                                           (0010b) Data RW
                                                                   (0) kernel
                                                                                        16
    yes
    yes
             0x00000000
                          1B
                                0x0ffff
                                           (1010b) Code RX
                                                                   (0) kernel
24
    yes
             0x00000000
                          1B
                                0x0ffff
                                           (1010b) Code RX
                                                                   (0) kernel
                                                                                        16
    yes
             0x00000000
                          1B
                                0x0ffff
                                           (0010b) Data RW
                                                                   (0) kernel
26
    yes
             0x00000000
                          4KB
                                0x00000
                                           (0010b) Data RW
                                                                   (0) kernel
    yes
             0xc1804000
                          1B
                                0x0000f
                                           (0011b) Data RWA
                                                                   (0) kernel
                                                                                        16
28
    no
                                           (----)
29
                                           (----) ------ (-) ------
    no
30
    no
                                           (----) ------ (-) ------
             0xc049a800
                          1B
                                0x02073
                                           (1001b) TSS Avl 32
                                                                   (0) kernel
    yes
                                                                               yes
```

Infection de la GDT



- endroit de prédilection pour l'injection
- relativement vide :
 - 32 descripteurs de 8 octets utilisés sur 8192 possibles
 - 8160*8 octets libres
- adresse facilement calculable :

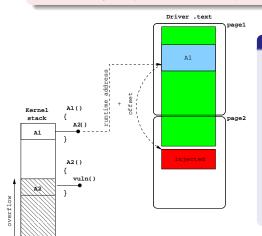




Infection du module exploité

problème

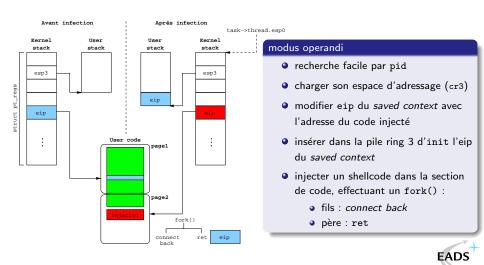
relocalisation dynamique des modules \simeq espace randomisé



contournement

- allocation de pages mémoires ≫ taille réelle du code du module
- tirer partie des registres et zones pointées par ces registres
- instructions de sauts par registre (ie jmp %esp)
- récupérer l'adresse d'un n^{ème} appelant
- la combiner avec un offset entre cet appelant et la fin de la zone de code

Infection de processus utilisateurs : init



- 4 Infection de l'espace d'adressage
 - infection de la GDT
 - infection de modules
 - infection de processus utilisateurs

- 5 Exploitation des drivers Broadcom
 - présentation de la vulnérabilité
 - méthodes d'exploitation





Contexte d'exploitation

Scapy Packet

```
>>> pk=Dot11(subtype=5,type="Management", ...)
/Dot11ProbeResp( ... )
/Dot11Elt(ID="SSID", info="A"*255)
```

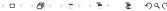
kernel control path

```
1 common.interrupt()
2 do_IRQ()
3 irq_exit()
4 do_softirq()
5 __do_softirq()
6 tasklet_action()
7 ndis_irq_handler()
8 ... some driver functions called
9 vulnerable function()
10 ssid_copy()
```

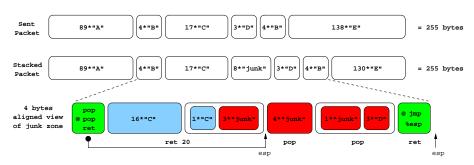
épilogue de la fonction

- stack overflow au niveau du SSID de paquets Probe Response
- driver closed source, débogage ring 0 nécessaire
- fonction vulnérable :
 - lancée par tasklet_action() :
 interrupt context
 - remonte esp de 20 octets en sortant
 - insert 8 octets dans le paquet copié en pile
- shellcode va nécessiter plus de place





État de la pile noyau : return from vuln()



- sur 255 octets envoyés, 244 sont utilisables
- le ret 20 place esp dans les 8 octets insérés (junk zone)
- exécution du shellcode en 2 étapes :
 - pop;pop;ret pour sauter la junk zone
 - jmp %esp classique



Rendre la main au driver

kernel control path

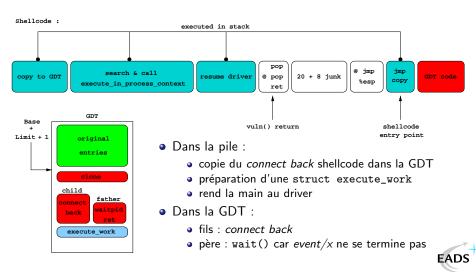
```
1 common_interrupt()
2 do_IRQ()
3 irq_exit()
4 do_softirq()
5 __do_softirq()
6 tasklet_action()
7 ndis_irq_handler()
8 ... some driver functions called
9 vulnerable function()
10 ssid_copy()
```

```
tasklet_action() epilogue
```

- beaucoup de stack frames écrasées
- contraint de forcer un retour de tasklet_action() dans __do_softirq()
- aligner %esp puis effectuer 3 pop et un ret



Infection de la GDT



Infection d'init

- exécution dans la pile uniquement
- aucun appel système utilisé
- mode opératoire :
 - recherche d'init : current_thread_info()->task->pid == 1
 - chargement de cr3 : task->mm->pgd PAGE_OFFSET
 - supprime le bit Write Protect de cr0
 - ajoute l'eip du saved context dans la pile ring 3 :
 - task->thread.esp0 sizeof(ptregs) == saved context
 - dans ce contexte on récupère esp3
 - récupère l'adresse de fin de la vma de .text XXX octets
 - injecte le shellcode ring 3 à cette adresse
 - remplace eip du saved context par cette adresse
 - recharge cr3 et cr0 originaux
 - rend la main au driver



Conclusion

- démystification de l'exploitation de stack overflow en espace noyau sous Linux
- contourner contraintes
- tirer profit des commodités fournies aux développeurs noyau
- champ de l'exploitation en espace noyau :
 - pas totalement couvert ... loin de là
 - bugs fonctionnels et race conditions: lost vma

Questions?

